

表2.8 基本アナログ回路とブロック線図

記号	回路	回路方程式	ブロック線図
ポテンシ ヨメータ		$e_o = ae_i$ ここで $0 < a < 1$	
符号変換器 (増幅器)		$e_i - R_i i_i = e'$ $e' + i_f R_f = e_o \therefore e_o = -\frac{R_f}{R_i} e_i$ $e_o = -\mu e'$	
係数加算器		$e_1 - i_1 R_1 = e'$ $e_2 - i_2 R_2 = e'$ \vdots $e_n - i_n R_n = e'$ $e' + i_f R_f = e_o$ $\therefore e_o = -\left(\frac{R_f}{R_1} e_1 + \frac{R_f}{R_2} e_2 + \dots + \frac{R_f}{R_n} e_n\right)$	
係数加算 積分器		$e_1 - i_1 R_1 = e'$ $e_2 - i_2 R_2 = e'$ \vdots $e_n - i_n R_n = e_g$ $e_o = -\mu e'$ $\therefore e_o = -\frac{1}{sC_f} \left(\frac{e_1}{R_1} + \frac{e_2}{R_2} + \dots + \frac{e_n}{R_n}\right)$	
関数発生器		ダイオード、ポテンシ ヨメータなどを利用し て構成する	

※備考

演算増幅器

- ① 入力インピーダンスが大きい
数 $k\Omega \sim M\Omega$
- ② 増幅率が大きい
 10^5 倍
- ③ 直流信号増幅器
(500~1000mW)

シンボルは

